

This Page Is Inserted by IFW Operations
and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

**As rescanning documents *will not* correct images,
please do not report the images to the
Image Problem Mailbox.**

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2001-124594

(43)Date of publication of application : 11.05.2001

(51)Int.Cl.

G01D 7/00
H01H 35/00

(21)Application number : 11-302752

(71)Applicant : OMRON CORP

(22)Date of filing : 25.10.1999

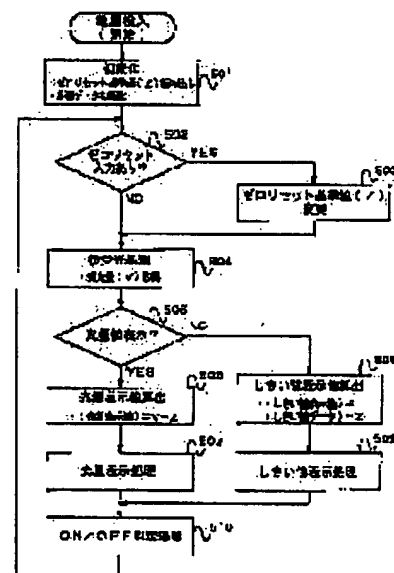
(72)Inventor : GONDO KIYOHICO
IMAI SEIJI
INOUE HIROYUKI
KAMEI TAKASHI

(54) DISPLAY DEVICE OF DETECTION SWITCH

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a display device capable of obviously grasping an operating state on this kind of a detection switch.

SOLUTION: The display device sets a threshold value between a background level and an operation level, and is applied to the detection switch generating switching output on the basis of the comparison of a detection value and the threshold value. The display device is provided with a zero resetting reference value storing means for storing the detection value obtained at a time point as a zero resetting reference value in response to prescribed operation, a zero resetting reference subtraction means for subtracting the zero resetting reference value from the detection value, and a display control means for displaying the detection value subtracting the zero resetting reference value from the zero resetting reference subtraction means on a display. The arbitrary detection value can be displayed by an absolute value making the background level as a reference by storing the detection value corresponding to the background level in the prescribed operation as the zero resetting reference value.



運用モードの処理

LEGAL STATUS

[Date of request for examination] 27.10.1999

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number] 3255229

[Date of registration] 30.11.2001

[Number of appeal against examiner's decision
of rejection]

[Date of requesting appeal against examiner's
decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

Reference 2
JP3255229

[0064] As shown in Fig. 4, the process of the threshold teaching operation comprises: a step for measuring the amount of reflected light from a background object with no object to be detected 12 in a object detecting area 13 as known in Fig.4(a) and a step for measuring the amount of reflected light from the object to be detected 12 in the object detecting area 13 as known in Fig 4(b).

[0065] Namely, as shown in Fig. 3, once the process is started, the prompt appears requesting that a background sample of which amount of light should be measured (steps 301 and 302 NO) be specified and the unit enters the waiting state.

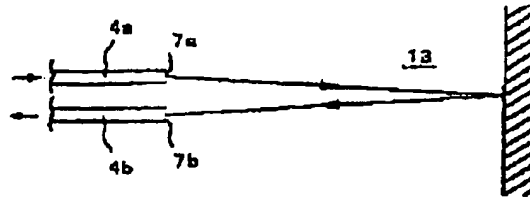
[0066] In this state, when given key of an operation key array making up a control part 2 is pressed, a series of steps are performed: for reading the key operation (step 301), for determining whether the background sample has been specified (step 302), and if YES, for storing the amount of receiving light (data on light received from an A/D converter 10c) measured at the time as a background level of light received LB as soon as possible.

After then, the prompt appears requesting that a sample of which amount of light should be measured with the object exist in the object detecting area (steps 304 and 305 NO) and then the unit enters the waiting state.

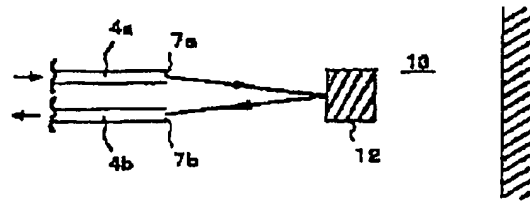
[0067] In this state, when given key of an operation key array making up a control part 2 is pressed, a series of steps are performed: for reading the key operation (step 304), for determining whether the sample in the object detecting area has been specified (step 305), and if YES, for storing the amount of receiving light (data on light received from an A/D converter 10c) measured at the time as an operating level LB (step 360).

[0068] After then, based on the background level LB and the operating level LD obtained in the steps mentioned above, a threshold LT is found (step 307). In this example, the threshold LT is set to the median between the background level LB and the operating level LD (1/2).

[Fig. 4]



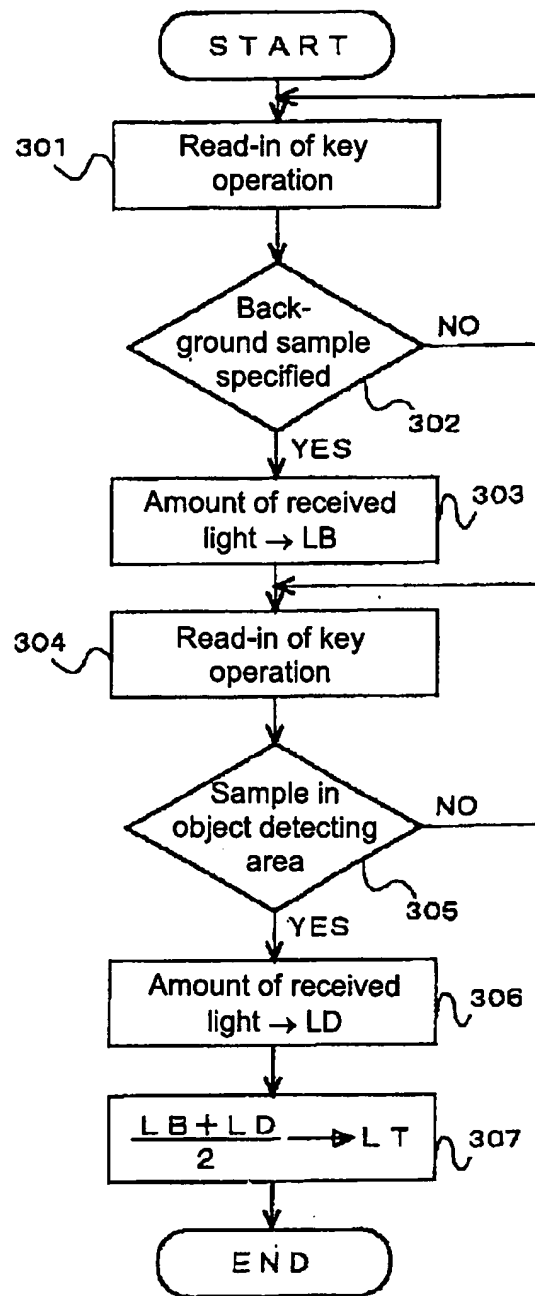
(a) When the amount of reflected light from a background object is measured:



(b) When the amount of reflected light from a detected object is measured:

Explanatory drawing of threshold teaching operation

[Fig. 3]

Flowchart of threshold teaching process

(19) 日本国特許庁 (JP)

(12) 特 許 公 報 (B 2)

(11) 特許番号

特許第3255229号

(P3255229)

(45) 発行日 平成14年2月12日 (2002. 2. 12)

(24) 登録日 平成13年11月30日 (2001. 11. 30)

| | | | |
|---------------------------|-------|---------------|---------|
| (51) Int.Cl. ⁷ | 識別記号 | FI | |
| G 0 1 D 7/00 | | G 0 1 D 7/00 | J |
| | 3 0 2 | | 3 0 2 K |
| H 0 1 H 35/00 | | H 0 1 H 35/00 | A |

請求項の数 7 (全 11 頁)

(21) 出願番号 特願平11-302752

(22) 出願日 平成11年10月25日 (1999. 10. 25)

(65) 公開番号 特開2001-124594(P2001-124594A)

(43) 公開日 平成13年5月11日 (2001. 5. 11)

審査請求日 平成11年10月27日 (1999. 10. 27)

早期審査対象出願

(73) 特許権者 000002945

オムロン株式会社

京都市下京区堀小路通堀川東入南不動堂
町801番地

(72) 発明者 梅藤 清彦

京都府京都市右京区花園土堂町10番地
オムロン株式会社内

(72) 発明者 今井 清司

京都府京都市右京区花園土堂町10番地
オムロン株式会社内

(72) 発明者 井上 宏之

京都府京都市右京区花園土堂町10番地
オムロン株式会社内

(74) 代理人 100098899

弁理士 飯塚 信市

審査官 樋口 信宏

最終頁に続く

(54) 【発明の名称】 検出スイッチの表示装置

1

(57) 【特許請求の範囲】

【請求項1】 背景レベルと動作レベルとの間にしきい値を設定すると共に、運用モードにあつては、検出値としきい値との比較に基づいてスイッチング出力を生成する検出スイッチに適用される表示装置であつて、所定操作に応答して、その時点で得られる検出値をゼロリセット基準値として記憶するゼロリセット基準値記憶手段と、前記検出値から前記ゼロリセット基準値を差し引く第1のゼロリセット基準値減算手段と、前記しきい値から前記ゼロリセット基準値を差し引く第2のゼロリセット基準値減算手段と、第1のゼロリセット基準値減算手段によりゼロリセット基準値を差し引かれた検出値、及び/又は、第2のゼロリセット基準値減算手段によりゼロリセット基準値を差

2

し引かれたしきい値を表示器に表示する表示制御手段と、を具備し、

所定操作で背景レベルに相当する検出値をゼロリセット基準値として記憶させることにより、任意の検出値、及び/又は、しきい値を背景レベルを基準とした相対値で表示し得るように構成した検出スイッチの表示装置。

【請求項2】 表示制御手段は、ゼロリセット基準値減算手段によりゼロリセット基準値を差し引かれた検出値の極性が負のときには表示器にゼロを表示する、請求項1に記載の検出スイッチの表示装置。

【請求項3】 しきい値が、少なくとも背景レベルに相当する検出値の教示により自動設定される、請求項1又は2に記載の検出スイッチの表示装置。

【請求項4】 検出スイッチが、DINレールを介して並設可能な本体ハウジングと、該本体ハウジングと分離

(2)

特許3255229

3

された検知ヘッドとを有し、該本体ハウジングの表面には検出値としきい値とを選択的に表示する表示器が設けられている、請求項1〜3のいずれかに記載の検出スイッチの表示装置。

【請求項5】 DINレールを介して並設可能な本体ハウジングと、該本体ハウジングと往復光ファイバで接続された検知ヘッドとを有し、該本体ハウジングの表面には表示器並びに操作キーが設けられており、

前記本体ハウジング内には、

往路ファイバ先端から放出された後、物体検知領域を経由して、復路ファイバの基端に帰還した光の光量を検出する光電検出手段と、

該光電検出手段の検出値をしきい値と比較してスイッチング出力を生成するスイッチング手段と、

前記操作キーの所定操作にตอบสนองして、その時点で得られる光電検出手段の検出値をゼロリセット基準値として記憶するゼロリセット基準値記憶手段と、

前記検出値から前記ゼロリセット基準値を差し引く第1のゼロリセット基準値減算手段と、

前記しきい値から前記ゼロリセット基準値を差し引く第2のゼロリセット基準値減算手段と、

第1のゼロリセット基準値減算手段によりゼロリセット基準値を差し引かれた検出値、及び/又は、第2のゼロリセット基準値減算手段によりゼロリセット基準値を差し引かれたしきい値を表示器に表示する表示制御手段と、を具備し、

所定操作で背景レベルに相当する検出値をゼロリセット基準値として記憶させることにより、任意の検出値、及び/又は、しきい値を背景レベルを基準とした相対値で表示し得るように構成した光電スイッチの表示装置。

【請求項6】 表示制御手段は、ゼロリセット基準値減算手段によりゼロリセット基準値を差し引かれた検出値の極性が負のときには表示器にゼロを表示する、請求項5に記載の光電スイッチの表示装置。

【請求項7】 表示器が、デジタル表示器である請求項5又は6に記載の光電スイッチの表示装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】この発明は、光電スイッチ、近接スイッチ、超音波スイッチ等の各種検出スイッチに好適な表示装置に係り、特に、検出対象物と相関のある特徴量（例えば、透過光量或いは反射光量、反射超音波強度、静電容量、誘導容量等）の検出値やスイッチング処理のためのしきい値等を表示器を介して視認可能とした検出スイッチの表示装置に関する。

【0002】

【従来の技術】この種の表示装置は、光電スイッチ、近接スイッチ、超音波スイッチ等のように、光、磁界、電界、超音波等の検出媒体を用いて物体の存在、液位等を検出する検出スイッチに広く適用される。

4

【0003】これらの検出スイッチにおけるスイッチング判断のためのしきい値は、検出対象物体等の存在しない背景レベルに相当する検出値と検出対象物体等の存在する動作レベルに相当する検出値との間に自動若しくは手動で設定される。そして、運用モードにあっては、その時々々の検出値としきい値との比較に基づいてスイッチング出力が生成される。

【0004】検出スイッチに備えられた表示装置は、運用モードにあっては、検出値及び/又はしきい値を所定の表示器にデジタル若しくはアナログで表示させる。この表示に基づいて、ユーザは検出スイッチの動作状態（背景状態か、動作状態かの別）を把握することができる。

【0005】

【発明が解決しようとする課題】しかしながら、このような従来の検出スイッチの表示装置は、単に、検出値をそのまま表示器に表示させるだけであるため、背景状態並びに動作状態の検出値を知らない者にとっては、その表示を見ただけでは、検出スイッチの動作状態を直感的に判断することは困難である。

【0006】加えて、DINレールを介して、多数密接させて整列配置可能なファイバタイプの光電スイッチ（通称、ファイバアンブ）等の検出スイッチの場合、背景レベルに相当する検出値並びに動作レベルに相当する検出値は個々の光電スイッチ毎に固有な値を有することから、同じ背景状態にある検出スイッチ同士でも表示値が相違する場合も生じ、動作状態の判別を一層困難なものとしている。

【0007】この発明は、このような従来の問題点に着目してなされたものであり、その目的とするところは、この種の検出スイッチにおける動作状態を一目瞭然に把握させることが可能な表示装置を提供することにある。

【0008】この発明の他の目的とするところは、DINレールを介して、多数密接させて整列配置可能なファイバタイプの光電スイッチ等の検出スイッチにあっては、個々の検出スイッチの動作状態を一目瞭然に把握させることが可能な表示装置を提供することにある。

【0009】この発明の他の目的とするところは、背景レベルとしきい値レベルとの相対的な関係を的確に把握させることが可能な表示装置を提供することにある。

【0010】この発明のさらに他の目的とするところは、検出値が背景レベルを下回るといった表示形態により使用者に違和感を与えることのない表示装置を提供することにある。

【0011】

【課題を解決するための手段】この発明による検出スイッチの表示装置は、背景レベルと動作レベルとの間にしきい値を設定すると共に、運用モードにあっては、検出値としきい値との比較に基づいてスイッチング出力を生成する検出スイッチに適用される表示装置である。

(3)

特許3255229

5

【0012】ここで、「背景レベル」とは、検出対象物体等の存在しない状態で得られる検出値を意味している。

【0013】また、「動作レベル」とは、検出対象物体等の存在する状態における検出値を意味している。

【0014】また、「検出値」とは、検出対象物と関連のある特徴量（例えば、透過光量或いは反射光量、反射超音波強度、静電容量、誘導容量等）の検出値のことを意味している。

【0015】さらに、「しきい値」とは、上述の特徴量のスイッチング判断のためのしきい値のことを意味している。

【0016】かかる表示装置には、ゼロリセット基準値記憶手段と、ゼロリセット基準値減算手段と、表示制御手段とが具備されている。

【0017】ゼロリセット基準値記憶手段は、所定操作にตอบสนองして、その時点で得られる検出値をゼロリセット基準値として記憶する機能を有する。

【0018】ここで、「所定操作」とは、押しボタンスイッチの押圧操作等のように、記憶タイミングを指定するタイミング信号を発生させるための種々の操作が含まれる。

【0019】ゼロリセット基準値減算手段は、前記検出値から前記ゼロリセット基準値を差し引く機能を有する。

【0020】表示制御手段は、前記ゼロリセット基準値減算手段によりゼロリセット基準値を差し引かれた検出値を表示器に表示する機能を有する。

【0021】ここで、「表示器」には、7セグメント表示器等のデジタル表示器と、バーグラフ表示器等のアナログ表示器の双方を含んでいる。

【0022】そして、上記の表示装置は、所定操作で背景レベルに相当する検出値をゼロリセット基準値として記憶させることにより、任意の検出値を背景レベルを基準とした相対値で表示し得るように構成される。

【0023】このような構成によれば、検出値が背景レベルにあるときには、表示器の表示内容はゼロ若しくはそれに近い値となる。これに対して、検出値が動作レベルにあるときには、表示器の表示内容はそれに比べてかなり大きな値となる。そのため、かかる表示態様によれば、この種の検出スイッチにおける作動状態を一目瞭然に把握させることが可能となる。

【0024】上述の表示装置の好ましい実施の一形態では、ゼロリセット基準値減算手段は、しきい値からもゼロリセット基準値を差し引く機能をさらに有する。

【0025】加えて、表示制御手段は、ゼロリセット基準値減算手段によりゼロリセット基準値を差し引かれた検出値及び／又は、ゼロリセット基準値減算手段によりゼロリセット基準値を差し引かれたしきい値を表示器に表示する機能を有する。

6

【0026】そして、所定操作で背景レベルに相当する検出値をゼロリセット基準値として記憶させることにより、任意の検出値、及び／又は、しきい値を背景レベルを基準とした相対値で表示し得るように構成される。

【0027】ここで、「及び／又は」とは、検出値のみを表示させる場合、しきい値のみを表示させる場合、検出値としきい値との双方を表示させる場合のすべてを含むことを意味している。

【0028】そして、このような構成によれば、背景レベルとしきい値レベルとの相対的な関係を的確に把握させることが可能となる。

【0029】上述の表示装置のさらに他の好ましい実施の形態では、表示制御手段は、ゼロリセット基準値減算手段によりゼロリセット基準値を差し引かれた検出値の極性が負のときには表示器にゼロを表示するように構成される。

【0030】このような構成によれば、検出値が背景レベルを下回るといった表示形態により使用者に違和感を与えることがなくなる。

【0031】上述の表示装置におけるさらに他の好ましい実施の形態では、しきい値は、少なくとも背景レベルに相当する検出値の教示により自動設定される。

【0032】ここで、「少なくとも背景レベルに相当する検出値の教示により」には、背景レベルと動作レベルとの真中（1/2）にしきい値を設定する場合が含まれる。

【0033】このような構成によれば、使用者が意識しないうちに自動設定されてしまったしきい値を、背景レベルに対する相対値としての確に認識させることができる。

【0034】上述の表示装置のさらに他の好ましい実施の形態では、検出スイッチが、DINレールを介して並設可能な本体ハウジングと、該本体ハウジングと分離された検知ヘッドとを有し、該本体ハウジングの表面には検出値としきい値とを選択的に表示する表示器が設けられる。

【0035】このような構成によれば、DINレールを介して、多数密接させて整列配置可能なファイバタイプの光電スイッチ等の検出スイッチにあっても、個々の検出スイッチの作動状態を一目瞭然に把握させることが可能となる。

【0036】本発明の光電スイッチの表示装置は、DINレールを介して並設可能な本体ハウジングと、該本体ハウジングと往復光ファイバで接続された検知ヘッドとを有し、該本体ハウジングの表面には表示器並びに操作キーが設けられている。

【0037】さらに、前記本体ハウジング内には、光電検出手段と、スイッチング手段と、ゼロリセット基準値記憶手段と、ゼロリセット基準値減算手段と、表示制御手段とが具備されている。

(4)

特許3255229

7

【0038】光電検出手段は、往路ファイバ先端から放出された後、物体検知領域を経由して、復路ファイバの基端に帰還した光の光量を検出する機能を有する。

【0039】ここで、「光電検出手段」には、各種の半導体受光素子並びに受光出力を増幅する増幅器等が含まれる。

【0040】スイッチング手段は、該光電検出手段の検出値をしきい値と比較してスイッチング出力を生成する機能を有する。

【0041】ここで、「スイッチング手段」には、アナログコンパレータ等のハードウェアタイプのものと、マイクロコンピュータのプログラムにより行われるソフトウェアタイプのものとが含まれる。

【0042】ゼロリセット基準値記憶手段は、前記操作キーの所定操作に応答して、その時点で得られる光電検出手段の検出値をゼロリセット基準値として記憶する機能を有する。

【0043】ゼロリセット基準値減算手段は、前記検出値からゼロリセット基準値を差し引く機能を有する。

【0044】表示制御手段は、前記ゼロリセット基準値減算手段によりゼロリセット基準値を差し引かれた検出値を前記表示器に表示する。

【0045】そして、所定操作で背景レベルに相当する検出値をゼロリセット基準値として記憶させることにより、任意の検出値を背景レベルを基準とした相対値で表示し得るように構成される。

【0046】本発明の好ましい実施の形態では、ゼロリセット基準値減算手段は、しきい値からもゼロリセット基準値を差し引く機能をさらに有する。

【0047】また、表示制御手段は、ゼロリセット基準値減算手段によりゼロリセット基準値を差し引かれた検出値、及び／又は、ゼロリセット基準値減算手段によりゼロリセット基準値を差し引かれたしきい値を表示する機能を有する。

【0048】そして、所定操作で背景レベルに相当する検出値をゼロリセット基準値として記憶させることにより、任意の検出値、及び／又は、しきい値を背景レベルを基準とした相対値で表示し得るように構成される。

【0049】本発明のさらに他の好ましい実施の形態では、表示制御手段は、ゼロリセット基準値減算手段によりゼロリセット基準値を差し引かれた検出値の極性が負のときには表示器にゼロを表示する機能を有する。

【0050】さらに、本発明のさらに他の実施の形態では、表示器がデジタル表示器である。

【0051】

【発明の実施の形態】以下に、本発明にかかる検出スイッチの表示装置の一実施形態を、添付図面に従って詳細に説明する。

【0052】本発明の表示装置が適用された光電スイッチの多連密接装着状態が図1の斜視図に示されている。

8

【0053】同図に示されるように、この例では、ユニットU1～Unからなるn個の光電スイッチが、DINレール5に互いに密接状態で装着されている。個々の検出スイッチは、DINレール5を介して並設可能な本体ハウジング1と、該本体ハウジング1と往復光ファイバ4a、4bで接続された検知ヘッド部7a、7bとを有する。なお、図では検知ヘッド部7a、7bは説明の便宜上略図化されているが、それらヘッド部の具体的な構造としては種々のものが公知である。

【0054】本体ハウジング1の表面（背面）には、表示器3並びに操作部2が設けられている。この例では、表示器3としては4桁の7セグメント表示器が採用されている。また、操作部2としては、ファンクションキーやインクリメントキー等として機能する複数の押しボタンスイッチで構成されている。

【0055】なお、本体ハウジング1の外形は高さH、長さL、厚さDからなる薄型長方形形状に設計されている。また、本体ハウジング1から引き出された電気コード6は、スイッチング信号を取り出すためのものである。

【0056】本体ハウジング1の内部には、マイクロコンピュータを主体として構成された回路装置が内蔵されている。この回路装置の電氣的なハードウェア構成が図2に示されている。

【0057】同図に示されるように、この回路装置は、検出スイッチ全体を統括制御するマイクロコンピュータ8と、発光系ハードウェア回路9と、受光系ハードウェア回路10と、出力系ハードウェア回路11とから概略構成される。

【0058】発光系ハードウェア回路9は、マイクロコンピュータ8からの制御でパルス信号を発生するパルス発光制御回路9aと、パルス発光制御回路から出力されるパルスを増幅するドライブ回路9bと、ドライブ回路9bからのパルス信号で駆動される発光素子9cとから構成される。そして、発光素子9cから得られたパルス光は、先ほど説明した往路光ファイバ4aに導入され、その先端ヘッド部7aから物体検知領域13へと放出される。

【0059】受光系ハードウェア回路10は、往路ファイバ先端ヘッド部7aから放出された後、物体検知領域13を経由して、ヘッド部7bから復路ファイバ4bに導入されて、同ファイバ4bの基端に帰還した光を受光する受光素子10aと、受光素子10aの出力パルスを増幅するアンプ10bと、アンプ10bで増幅されたパルスをデジタル信号に変換するA/D変換器10cとから構成されている。そして、A/D変換器10cでデジタル信号に変換された受光光量データは、マイクロコンピュータ8に取り込まれる。

【0060】後に詳細に説明するように、マイクロコンピュータ8内においては、検出値としきい値との比較に

(5)

特許3255229

9

基づいてスイッチング出力を生成する。このスイッチング出力は、出力系ハードウェア回路11を構成するドライバ回路11aで増幅された後、オープンコレクタタイプの出力トランジスタ11bを駆動する。

【0061】こうして得られたスイッチング出力信号は、先に説明したように、本体ハウジング1から引き出された電気コード6を介して外部へと取り出される。

【0062】マイクロコンピュータ8内には、検出スイッチの機能を実現するための各種のシステムプログラムが内蔵されている。それらのシステムプログラムの中には、しきい値検出モードの処理並びに運用モードの処理が含まれている。

【0063】しきい値検出モードの処理の構成が図3のフローチャートに示されており、またしきい値検出操作の手順が図4の説明図に示されている。

【0064】図4に示されるように、しきい値検出操作の手順は、まず図4(a)に示されるように、物体検知領域13に検知対象物体12が存在しない状態において、背景物体からの反射光量の測定を行い、続いて、図4(b)に示されるように、物体検知領域13に、検知対象物体12が存在する状態において、検知物体からの反射光量の測定を行う。

【0065】すなわち、図3において、処理が開始されると、まず、背景光量サンプル指示を待機する状態となる(ステップ301、302NO)。

【0066】この状態において、操作部2を構成する特定キーの押圧操作などが行われると、キー操作検込みの結果(ステップ301)、背景光量サンプル指示ありとの判定が行われ(ステップ302YES)、直ちにそのときの受光量(A/D変換器10cからの受光データ)は、背景レベルLBとして記憶される。続いて、物体存在時光量サンプル指示を待機する状態となる(ステップ304、305NO)。

【0067】この状態において、操作部2を構成する所定の押しボタンキーが操作されると、キー操作検込みの結果(ステップ304)、物体存在時光量サンプル指示ありと判定が行われ(ステップ305YES)、続いてその時点における受光量(A/D変換器10cからの受光データ)は、動作レベルLDとして記憶される(ステップ360)。

【0068】その後、以上で求められた背景レベルLB並びに動作レベルLDに基づいて、しきい値LTが求められる(ステップ307)。この例では、しきい値LTは、背景レベルLBと動作レベルLDとの真中(1/2)に設定される。

【0069】運用モードにおける処理の構成が図5並びに図6のフローチャートに示されている。

【0070】図5のフローチャートにおいて、電源投入により処理が開始されると、まず初期化処理が実行されて、ゼロリセット基準値(Z)の読出し並びに各種デー

10

タの初期化が行われる(ステップ501)。この時点では、ゼロリセット基準値(Z)の値は初期値(0)であると想定する。

【0071】続いて、所定のゼロリセットフラグの内容をチェックすることによって、ゼロリセット入力の有無が判定される(ステップ502)。

【0072】ここで、ゼロリセット入力がない場合は(ステップ502NO)、投受光処理が行われて、受光量(V)が取得される(ステップ504)。ここで、投受光処理とは、先に説明したように、物体検知領域13に向けてパルス光を送出すると共に、その反射光を受光し、A/D変換器10cから取り込まれる受光量データを受光量(V)として記憶するものである。

【0073】その後、表示モードが判定される(ステップ505)。このモード切替えは、操作部2における所定のキー操作により予め行われている。

【0074】ここで、光量値表示モード、すなわちその時々検出値を表示器3に表示するモードであると判定されると(ステップ505YES)、光量表示値算出処理が行われる(ステップ506)。この光量表示値算出処理(ステップ506)では、ステップ504で取得された受光量(V)からステップ501で読み出されたゼロリセット基準値(Z)を差し引く処理が行われる。なお、この時点では、ゼロリセット基準値(Z)の値はまだゼロであるから、算出された光量表示値は、その時点の検出値そのものとなっている。

【0075】その後、算出された光量表示値に基づいて、光量表示処理が実行される(ステップ507)。

【0076】光量表示処理(ステップ507)の詳細が図6に示されている。

【0077】同図に示されるように、光量表示処理では、まず光量表示値の極性が正であるか又は負であるかの判定が行われる(ステップ601)。ここで光量表示値の極性が正と判定されると、光量表示値はそのまま表示器3に表示される(ステップ602)。これに対して、光量表示値の極性が負と判定されると、そのときの光量表示値の代わりにゼロが表示される(ステップ603)。

【0078】この光量表示処理が実行される結果、後に詳細に説明するように、検出レベルが背景レベルよりも低いといった違和感のある表示が行われることがない。

【0079】図5のフローチャートに戻って、表示モードがしきい値表示モードと判定されると(ステップ505NO)、続いて、しきい値表示値算出処理が実行されて(ステップ508)、先に求められたしきい値レベル(LT)からゼロリセット基準値(Z)を差し引く処理が実行される。このときも、ゼロリセット基準値(Z)の値はゼロである。そのため、しきい値(LT)はそのまま表示器3に表示される。

【0080】その後、しきい値表示処理(ステップ50

50

(6)

特許3255229

11

9) が実行されて、求められたしきい値表示値は、そのまま表示器3に表示される。

【0081】その後、スイッチング出力を生成するための、ON/OFF判定処理が実行される(ステップ510)。このON/OFF判定処理(ステップ510)では、検出値である受光量(V)としきい値(LT)との比較に基づいてスイッチング出力が生成される。

【0082】このように、電源投入直後の、まだゼロリセット入力存在しない状態では、表示器3には検出値である受光量(V)並びにしきい値(LT)がそのまま絶対値で表示される。

【0083】これに対して、操作部2における所定のキー操作によってゼロリセットが指示されると(ステップ502YES)、ゼロリセット基準値(0)の変更処理が実行されて(ステップ503)、その時点における検出値である受光量(V)の値は、ゼロリセット基準値(Z)として記憶される。

【0084】好ましい操作手順としては、このゼロリセット操作は、図4(a)に示されるように、背景反射光量測定時において行われる。その結果、ゼロリセットのための所定操作を行うことにより、背景レベル(LB)に相当する検出値である受光量(V)がゼロリセット基準値(Z)として記憶されることとなる。

【0085】こうしてゼロリセット操作が行われた後にあっては、任意の検出値は背景レベルを基準とした相対値で表示され、またしきい値についても背景レベルを基準とした相対値で表示される。

【0086】すなわち、先ほどと同様に、投受光処理(ステップ504)が行われた後、表示モードが光量値表示であると判定されると(ステップ505YES)、光量表示値算出処理が実行される(ステップ506)。

【0087】この光量表示値算出処理(ステップ506)では、そのときの受光量(V)からゼロリセット基準値(Z)が差し引かれる結果(ステップ506)、その後、光量表示処理(ステップ507)が実行されると、表示器3には、そのときの検出値である受光量(V)が、背景レベル(LB)を基準とした相対値で表示される。

【0088】同様に、表示モードがしきい値表示モードと判定されると(ステップ505NO)、しきい値表示値算出処理が実行される結果(ステップ508)、そのときのしきい値データ(LT)からゼロリセット基準値(Z)が差し引かれる。このときのゼロリセット基準値(Z)は、背景レベル(LB)に相当する値となっている。

【0089】そのため、その後しきい値表示処理(ステップ509)が実行されると、表示器3には、しきい値(LT)は、背景レベル(LB)を基準とした相対値で表示される。

12

【0090】このように、ゼロリセット操作が行われると(ステップ502YES)、ゼロリセット基準値(Z)変更処理が行われ(ステップ503)、ゼロリセット基準値(Z)の値は、背景レベル(LB)に相当する値に変更される結果、光量表示値算出処理(ステップ506)の実行により、受光量(V)から背景レベル(LB)に相当するゼロリセット基準値(Z)が差し引かれ、またしきい値表示値算出処理(ステップ508)によって、しきい値データ(LT)から背景レベル(LB)に相当するゼロリセット基準値(Z)が差し引かれる。その結果、光量表示処理(ステップ507)又はしきい値表示処理(ステップ509)の実行により、表示器3には、背景レベルを基準とした相対値として、検出値に相当する受光量若しくはしきい値が選択的に表示されるのである。

【0091】次に、ゼロリセット操作前とゼロリセット操作後における表示態様の具体的な一例をそれぞれ図7～図10を参照して説明する。

【0092】いま仮に、図1に示される各ユニットU1, U2, U3, U4, U5～Unに関する背景レベル(LB)、しきい値レベル(LT)、動作レベル(LD)の値が、図7の表に示される状態であると想定する。すなわち、各ユニットU1, U2, U3, U4, U5, U6～Unの背景レベル(LB)、しきい値レベル(LT)、動作レベル(LD)の値は、U1(2000, 3500, 5000)、U2(3000, 4500, 6000)、U3(1000, 2000, 3000)、U4(5000, 6000, 7000)、U5(1000, 2000, 3000)、U6(3000, 4500, 6000)、～Un(1000, 3000, 5000)である。

【0093】各ユニット(U1, U2, U3, U4, U5, U6～Un)の背景レベル(LB)、しきい値レベル(LT)、動作レベル(LD)の値をバーグラフで表したものが図8に示されている。同図から明らかなように、各ユニットの検出光量範囲並びに値はかなりまちまちである。

【0094】図7並びに図8の状態を前提として、表示器3に検出値を表示した場合における表示形態が図9に示されている。なお、同図において、ユニットU5とユニットUnとはスイッチング出力がON状態にあり、その他のユニットはスイッチング出力がOFF状態にあるものと想定する。

【0095】同図に示されるように、この状態では、各ユニットの表示値は、U1(2000)、U2(3000)、U3(1000)、U4(5000)、U5(3000)、U6(3000)～Un(5000)となっている。そのため、この数字を見ただけではいずれのユニットが背景状態であり、またいずれのユニットが動作状態であるかを即座に判別することは困難である。殊

50

(7)

特許3255229

13

に、U5とU6を見れば明らかなように、一方はON状態、他方はOFF状態であるにも拘わらず、数値表示は同一である。

【0096】これに対して、本発明のゼロリセット処理を実行した後における表示形態の場合は、図10に示されるように、各ユニットの表示内容は、U1(0000)、U2(0000)、U3(0000)、U4(0000)、U5(2000)、U6(0000)～Un(4000)となっている。ここで注目すべき点は、ON状態であるユニットU5、Unを除き、他のユニットU1、U2、U3、U4、U6についてはすべて(0000)となっている。そのため、表示内容が0000かそれとも1000を超えるようなかなり大きな値であるかに基づいて、スイッチの作動状態を一目瞭然に把握することができる。

【0097】なお、以上の例では理解を容易とするために、OFF状態にあるユニットU1、U2、U3、U4、U6についてはすべて0000を表示しているが、実際には必ずしも0ばかりではなく、100以下程度の僅かな数値は表れるであろうが、いずれにしても動作状態レベルである1000や4000などに比べ、表示される数値はずっと小さなものとなるから、その場合においても、各ユニットの作動状態が背景検出状態か物体検出状態であるかを容易に判別できるはずである。

【0098】以上の説明で明らかなように、この実施形態によれば、図4(a)に示される背景反射光量測定状態において、図1に示される操作部2において所定のキー操作を行えば、図5のフローチャートにおいて、ゼロリセット入力ありとの判定が行われて(ステップ502: YES)、ゼロリセット基準値(Z)変更処理が行われる(ステップ503)。この処理(ステップ503)では、背景レベル(LB)に相当する受光量(V)がそのままゼロリセット基準値(Z)として記憶される。

【0099】そのため、光量表示値算出処理(ステップ506)においては、その時点の検出値である受光量(V)からゼロリセット基準値(Z)である背景レベルに相当する検出値が差し引かれる結果、光量表示処理(ステップ507)が実行されると、表示器3上には、その時点の検出値である受光量(V)が背景レベル(LB)を基準とした相対値で表示される。

【0100】同様に、しきい値表示値算出処理(ステップ508)では、先に図3のフローチャートのステップ(307)で設定されたしきい値データ(LT)からゼロリセット基準値(Z)が差し引かれる。そのため、しきい値表示処理(ステップ509)が実行されると、表示器3上には、背景レベル(LB)を基準とした相対値でしきい値が表示されることとなる。

【0101】加えて、たまたま、何らかの外乱その他物体検知領域の環境変化などにより、その時点の検出値が背景レベルよりも低下するようなことがあっても、図6

14

に示される光量表示処理が実行される結果、表示器3上の表示がマイナスとなることはない。

【0102】そのため、この実施形態によれば、図9と図10とを比較して明らかなように、DINレールを介して、多数密接させて整列配置可能なファイバタイプの光電スイッチにあっても、個々のユニット毎にバラバラな値が表示されるといった目障りな状態がなくなり、個々の検出スイッチの作動状態を一目瞭然に把握させることが可能となる。

【0103】

【発明の効果】以上の説明で明らかなように、本発明によれば、この種の検出スイッチにおける作動状態を一目瞭然に把握させることが可能となる。

【図面の簡単な説明】

【図1】光電スイッチの多連密接装着状態を示す斜視図である。

【図2】光電スイッチ単体のハードウェア構成を概略的に示すブロック図である。

【図3】しきい値指示モードの処理を示すフローチャートである。

【図4】しきい値指示操作の説明図である。

【図5】運用モードの処理を示すフローチャートである。

【図6】光量表示処理の詳細を示すフローチャートである。

【図7】各ユニットの背景、しきい値、動作の各レベルを表にして示す図である。

【図8】各ユニットの検出レンジを比較して示す図である。

【図9】ゼロリセット前の表示形態を示す図である。

【図10】ゼロリセット後の表示形態を示す図である。

【符号の説明】

- 1 本体ハウジング
- 2 操作部
- 3 表示器
- 4 a 往路光ファイバ
- 4 b 復路光ファイバ
- 5 DINレール
- 6 電気コード
- 7 a, 7 b 検知ヘッド
- 8 マイクロコンピュータ
- 9 発光系ハードウェア回路
- 10 受光系ハードウェア回路
- 11 出力系ハードウェア回路
- 9 a パルス発光制御回路
- 9 b ドライブ回路
- 9 c 発光素子
- 10 a 受光素子
- 10 b アンブ
- 10 c A/D変換器

(8)

特許3255229

15

16

11a ドライブ回路

* 12 検出対象物体

11b オープンコレクタタイプの出力トランジスタ

13 物体検知領域

U1~Un ユニツト

H 本体ハウジングの高さ

LB 背景レベル

L 本体ハウジングの長さ

LT しきい値レベル

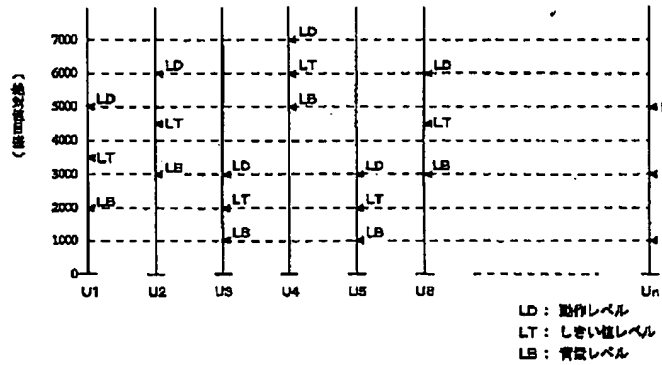
D 本体ハウジングの幅

LD 動作レベル

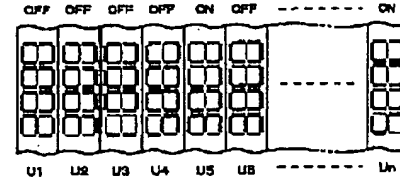
*

【図8】

【図9】



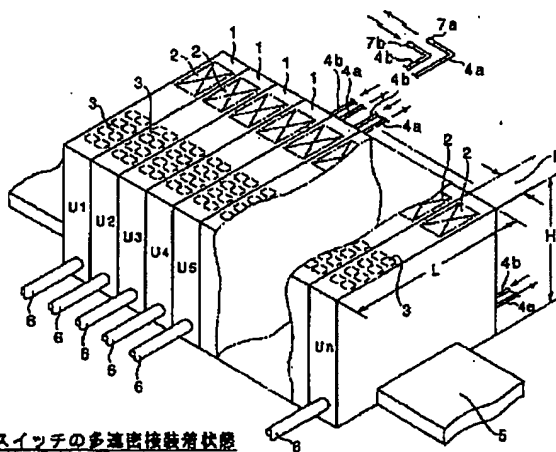
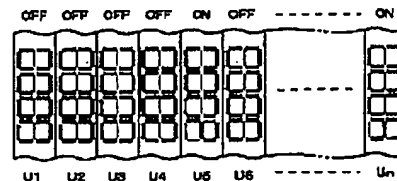
各ユニットの検出レンジを比較して示す図



ゼロリセット前の表示形態を示す図

【図1】

【図10】

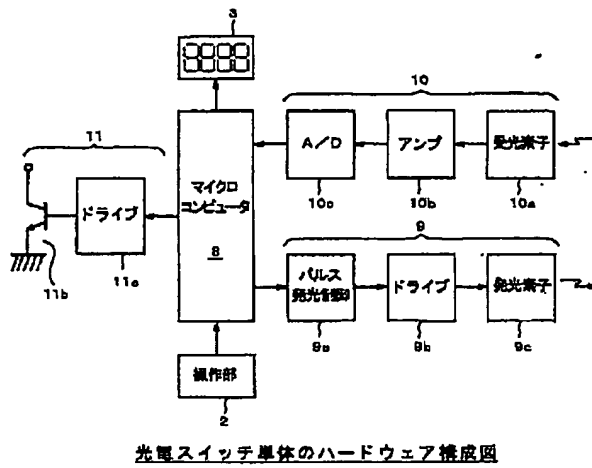
光電スイッチの多通直接続状態
を示す斜視図

ゼロリセット後の表示形態を示す図

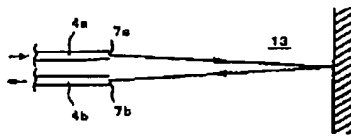
(9)

特許3255229

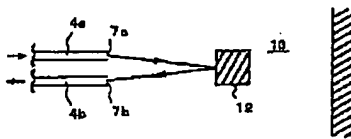
【図2】



【図4】



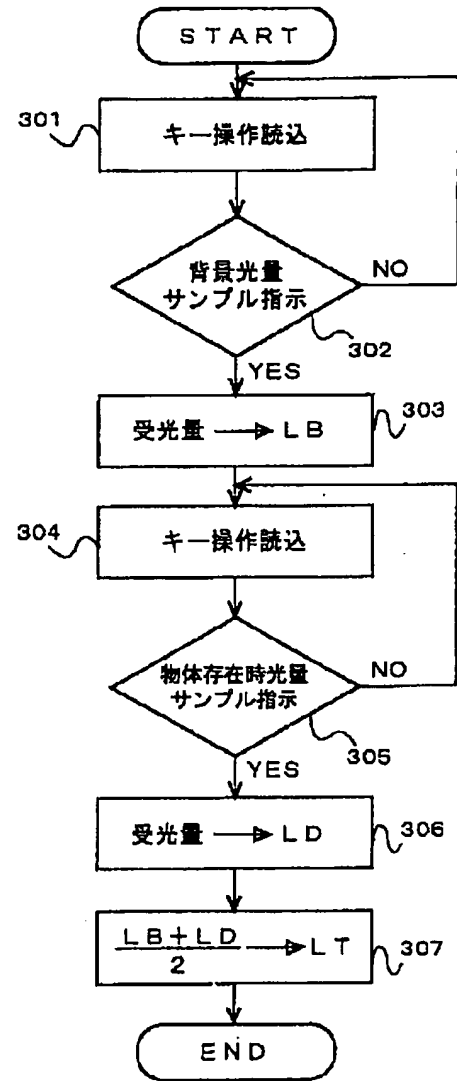
(a) 背景反射光量測定時



(b) 検知物体反射光量測定時

しきい値教示操作の説明図

【図3】

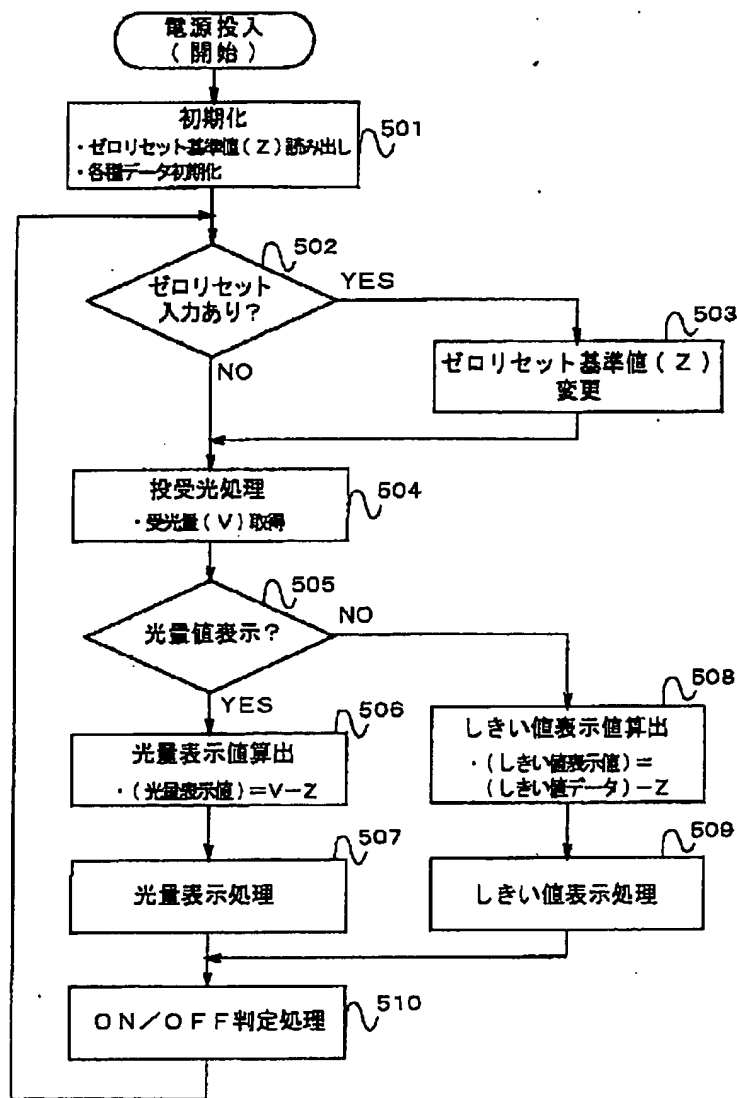


しきい値教示モードの処理

(10)

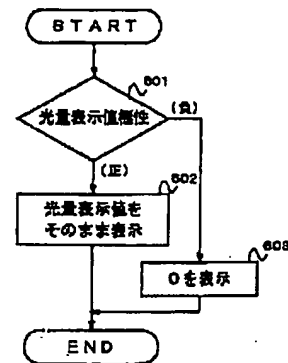
特許3255229

【図5】



運用モードの処理

【図6】



光量表示処理の詳細

(11)

特許 3 2 5 5 2 2 9

【図 7】

| ユニット | 荷重レベル (LH) | しきい値レベル (LT) | 動作レベル (LP) |
|------|---------------|-----------------|---------------|
| U1 | 2000 | 3500 | 5000 |
| U2 | 3000 | 4500 | 6000 |
| U3 | 1000 | 2000 | 3000 |
| U4 | 5000 | 6000 | 7000 |
| U5 | 1000 | 2000 | 3000 |
| U6 | 3000 | 4500 | 6000 |
| ⋮ | ⋮ | ⋮ | ⋮ |
| Un | 1000 | 3000 | 5000 |

各ユニットの荷重、しきい値、動作の各レベルを
表にして示す図

フロントページの続き

(72)発明者 亀井 隆
京都府京都市右京区花園土堂町10番地
オムロン株式会社内

(56)参考文献 特開 昭63-10973 (J P, A)
特開 昭62-235590 (J P, A)
特開 昭62-146010 (J P, A)
特開 昭59-161177 (J P, A)
特開 平10-68657 (J P, A)
特開 平9-252242 (J P, A)
特開 平9-83333 (J P, A)
特開 平7-45167 (J P, A)
特開 平3-21889 (J P, A)
特開 平2-239720 (J P, A)
特開 平2-223827 (J P, A)
特開 平2-183306 (J P, A)
実開 平6-41066 (J P, U)
実開 平6-26321 (J P, U)
実開 平3-30339 (J P, U)

(58)調査した分野(Int.Cl.⁷, DB名)

G01D 7/00

H01H 35/00